

FPGA等高集積ICによる ハードウェア設計開発業務で業績を拡大。

新入社員のうちからでも、様々な仕事を任せられているので、やりがいを感じています。仕事でプログラムを作るのは、大学や新人研修で身に付けた事とはボリュームや難易度が桁違いで、色々な苦勞が有りましたが、先輩が親身になって相談に乗ってくれるので、安心して仕事に取り組んでいます。

代表取締役社長
清水 久夫

当社は設立以来35年になりますが、一貫して電子回路・FPGAの設計開発と組み込みプログラム・制御用PCアプリケーションの設計開発のみを行っている設計開発専門の会社です。

会社理念にも謳っておりますが、社名であるマリモの通りゆっくりではあるが会社と社員全員が共に着実に成長することを目指しております。

技術部
原 新

企業の強み

・社員の9割が設計開発技術者です。電子回路設計、FPGA開発、組み込み系ソフトウェア開発、PCアプリケーション・ソフトウェア開発のみを専業として、高度な設計開発力を活かした成果を様々なお客様に提供してまいりました。特に、モデルベース開発手法を用いたFPGA内部ロジック回路とFPGA内蔵CPU制御ソフトウェアの協調開発を行い、デジタル信号処理技術を盛り込んだ製品開発を行いました。これらの技術は、多方面に反響を呼び、新たなお客様との取引につながっています。



上司や先輩のサポートも充実しています



設計開発技術の高さが当社の強み



社内コミュニケーションも盛んに行われる

基礎情報

事業内容	電子回路、FPGA、ソフトウェア設計開発		
所在地	上田市諏訪形1071		
資本金	4,000万円		
従業員数	75名		
設立	1980(昭和55)年		
売上高	4億2,909万円(2015年8月期)		
初任給	院卒▶207,000円、大卒▶195,000円	短大卒▶175,000円、専門卒▶165,000円	高専卒▶185,000円
福利厚生	各種保険加入、通勤手当、家族手当、社宅制度、資格報奨一時金		
休日・休暇	週休二日制、有給休暇 初年度10日(最高20日)		
最近の雇用状況	24年度	25年度	26年度
採用人数	5	4	4

■当社が求める人材像

お客様や社員とコミュニケーションが取れ、協力・協働して仕事を進めることができる方

S/W開発やH/W開発に興味を持ち、幅広い技術を身につけたいと思っている方

状況を冷静に分析する力を持ち最適な問題解決方法を見いだせる方



■当社の人材育成・人材教育ポイント

社会人として一人前となることを目標に掲げ、まずは挨拶をするよう指導しています。

マリモ版メンター制度により、先輩社員がマンツーマンで新入社員に寄り添います。

少人数チームの中で弊社規定の開発プロセスに則った目の届いた技術的指導を行います。



■当社ポイント

